

2025優秀人才獎助學金 職缺一覽表

No.	廠區	職缺	工作內容	需求科系
1	士林	機構設計工程師	1. Mechanical structure design. 2. Tooling study for master production. 3. New technology search & study. 4. New material search & study.	機械工程
2	士林	散熱工程師	1.建構3D產品繪圖(Creo) 2.NB/AIO/Thin Client/Mini-DT 系統之散熱模擬(模擬分析模組:Flotherm) 3.設計整體系統之散熱規劃與模組設計 (CPU/VGA...) 4.系統量測及資料分析/散熱系統控制/問題解決	機械工程
3	士林	SI 訊號完整性工程師	1. 執行信號模擬分析，評估訊號完整度。 2. 分析Chip Vendor Recommend Routing Guide。 3. 建立Constraint Rule for PCB Routing。 4. 設計PCB疊構以符合特性阻抗需求。 5. 研究訊號完整性專業技術之提升。 6. 量測實體PCB特性阻抗驗證品質。	電機電子、資工、通信
4	士林	電子研發工程師	1. NB、PC相關產品之主機板線路設計及軟硬體、機構整合。 2. NB、PC相關產品之除錯、功能測試及訊號驗證。 3. 協助產線改善生產品質、良率及客訴問題。 4. 研究開發新技術、新電子材料及應用。	電機/電子
5	士林	BIOS/EC工程師	1. 參與專案開發過程(含NB、PC BIOS/EC程式開發、除錯、維護)，了解新機種規格。 2. 協助產線改善生產品質、良率及客訴問題。與客戶及EE共同合作了解、解決BIOS/EC的問題。 3. 溝通、測試與Release BIOS for客戶需求。 4. 學習與熟悉UEFI BIOS架構。 5. 具強烈學習能力及工作意願，熟C語言及組合語言者佳。	電機/電子/資工
6	士林	軟體分析工程師	1. 未知問題分析(系統當機, 藍底白字畫面, 黑畫面), 系統相容性/系統可靠性相關問題釐清 2. 與品保部門, 研發部門, 廠商一起合作找出根本原因 3. New Technology Survey and Research	電機/電子/資工/資管
7	士林	Type-C韌體分析工程師	1.Type-C USB PD solution on Notebook and Docking (issue analysis)。 2.Intel Thunderbolt solution on Notebook and Docking (issue analysis)。 3.Type-c PD與Intel Thunderbolt 相關產品文件與新功能學習。 4.公司內跨部門、客戶端及供應商之Firmware相關事宜溝通協調。	電機/電子/資工/資管
8	士林	驅動程式暨OS分析工程師	1.負責電腦專案研發之作業系統與驅動程式相關問題分析 (功能異常、使用者行為定義、藍底白字畫面、黑畫面)。 2.客戶需求與供應商驅動程式規格確認、專案時程規劃及驅動程式發佈控管、風險評估與進度確認。 3.驅動程式系統相容性與可靠性相關問題分析及解決進度追蹤管理。 4.Microsoft和驅動程式相關產品文件與新功能學習。 5.公司內跨部門、客戶端及供應商之驅動程式相關事宜溝通協調。	電機/電子/資工/資管
9	士林	軟體設計工程師	1. Windows (include ARM)/Chrom OS 軟體設計、開發。 2. 開發、移植和優化相關流程、軟體、程式及平台。 3. 執行跨平台軟體、程式移植，進行效能調試和除錯。	電機/電子/資工/資管

No.	廠區	職缺	工作內容	需求科系
10	士林	產測程式整合工程師	【主要職責】 負責生產線所需使用的軟體測試環境 (包含作業系統, 測試流程, 測試程式), 確保生產線能依循此測試環境完成產品的檢測, 過濾掉不良的產品。 【工作內容】 ●設計/維護 1.根據產品的功能與特性, 量身定做適合的測試流程與測試程式 2.需涵蓋產品的功能檢測, 配置檢查, 壓力測試, 大數據資料收集 3.基於Windows base, 建構專用於生產測試的作業系統環境 ●整合與驗證 1.調用不同的測試程式, 調整參數, 做單項功能驗證 2.將個別的程式串連整合成完整的生產測試流程 3.涵蓋產品硬體, 韌體, 軟體的綜合驗證 4.協助試產, 問題分析, 設計實驗, 解決問題 ●技術移轉 在產品的研發過程中, 完成上述的全部工作; 量產後將上述的工作交接給工廠的團隊進行後續的維護。	電機/電子/資工/資管

No.	廠區	職缺	工作內容	需求科系
11	桃園	伺服器硬體設計工程師	1. Server/storage/Data center System Design. 2. Part of the logic circuit design on board level. 3. Hardware specification writing, schematic drawing using Concept tool. 4. Set signals routing constrain, Co- work with layout engineer, FA analysis, debug, customer communication.	電機/電子
12	桃園	伺服器BMC設計工程師	1. BMC firmware development. 2. Troubleshooting of hardware and firmware. 3. Driver coding of embedded system. 4. Linux kernel porting for particular SOC. 5. know-how of IPMI.	電機/電子/資工/資管
13	桃園	伺服器BIOS設計工程師	1. BIOS firmware(UEFI), FW development and release including documents. 2. Issue analysis/debugging and feature behavior clarification. 3. Know-how of BIOS basic. 4. Python tool development.	電機/電子/資工/資管
14	桃園	伺服器電源設計工程師	1. 電源電路的規劃,設計,佈線與軟體模擬 2. 電源電路問題的偵錯,追蹤與解決方案提供 3. 協助替代料的規格審查,評估, 驗證與導入 4. 外購電源供應器的規格審查,評估與驗證 5. 客戶端,供應商,跨部門間的溝通協調,以完成專案開發	電機/電子
15	桃園	伺服器機構設計工程師	1. 依據規格及設計規範提供機構解決方案 2. 參與樣品測試與驗證, 確保設計可靠度, 讓量產順利 3. 專案量產後, 機構部件的變更及BOM維護	機械工程
16	桃園	伺服器散熱設計工程師	1. 伺服器電腦散熱設計測試與分析 2. 前瞻散熱元件開發 3. 資料中心散熱設計與測試 4. 散熱控制理論研究與系統控制設計	機械工程
17	桃園	伺服器SI Simulation工程師	1. PCB疊構與阻抗設計. 2. Signal Integrity與Power Integrity的模擬與分析. 3. Layout 的rule制定與審核. 4. 訊號量測的審核與除錯. 5. 流程自動化改進與in-house utilities開發. 6. TDR/VNA量測.	電機/電子